1. 控制寄存器

1.1、配置寄存器

模式寄存器控制DMA控制器操作方式：

|  |  |  |  |
| --- | --- | --- | --- |
| 31：24 | 23：16 | 15：8 | 7：0 |
| 保留 | PRELOAD | TSIZE | MODE |
| 常值０ | 00H：允许预加载。  01H：禁止预加载，传输时可启用缓冲。  02H：禁止预加载，传输时禁止缓冲。 | 00H：8位传输  01H：16位传输  02H：32位传输  03H：64位传输  >03H:保留 | 00H：片对片传输  01H：片对点传输  02H：点对点传输  03H：点对片传输 |

1.2、状态寄存器

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 31：24 | 23：20 | 19：16 | 15：8 | 7：4 | 3：0 |
| DMAEVENT | FLAG1 | FLAG0 | START | EXC | INT |
| 00H：内部  01H：外部 | 0H：传输未完成  1H：传输完成  2H：等待触发  EH：传输未完成，遭遇总线错误。  FH：传输完成，但是中途有总线错误，已自动重启。 | 0H：预载完成，没有错误。  EH：预载失败。 | 00H：停止  01H：开始DMA。  02H：开始预载。  03H：解除预载 | 0H：忽略异常，自动重启。  1H：允许异常，遭遇异常后结束。 | 0H：禁止中断  1H：允许中断 |

二、地址寄存器

1.1、源基地址寄存器（L）

1.2、源基地址寄存器（H）

1.3、源末地址寄存器（L）

1.4、源末地址寄存器（H）

1.5、目标基地址寄存器（L）

1.6、目标基地址寄存器（H）

1.7、目标末地址寄存器（L）

1.8、目标末地址寄存器（H）